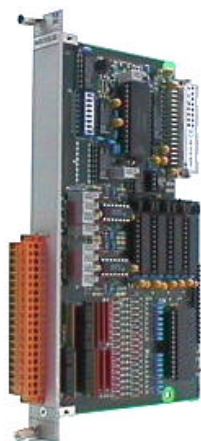


Beschreibung:

AKB.510.XX



analoge Kombibaugruppe

8 Eingänge 0...10 VDC, 12 Bit

wahlweise 2, 4, 6 oder 8
Ausgänge 0...10 VDC, 12 Bit

steckbare Schraubklemmen
mit Sicherungsschrauben

Analoge Kombinationsbaugruppe zur Umwandlung von externen analogen Signalen in digitale Werte für systeminterne Signalpegel, sowie Umwandlung von systeminternen binären Signalpegeln in analoge Signale für externe Verarbeitung.

Aufbau der Baugruppe mit 4 TE breiter Teilfrontplatte als Einschub für Baugruppenträger.

Konfiguration:

J101 Wahl des externen Chip-Selects
S101 Karten-Select KS

Basisadresse für Peripheriekarten bei 68340-CPU: 80000000H
Basisadresse für Peripheriekarten bei 80C537-CPU: FF00H

Die nachfolgenden Adressen sind Offsets, die über DIP-Schalter S101 einzustellen sind, zu den oben angegebenen Basisadressen addiert werden müssen und somit die Baugruppe selektieren.

Adresse	80C537	68340
S101:1=	00H	0000H
S101:2=	20H	0040H
S101:3=	40H	0080H
S101:4=	60H	00C0H
S101:5=	80H	0100H
S101:6=	A0H	0140H
S101:7=	C0H	0180H
S101:8=	E0H	01C0H

Bemerkung:

S101:1 darf **nicht** verwendet werden, da in diesem Adressbereich die festgelegte Peripherie wie LC-Display, Tastatur und Uhr liegt.

Bei DIP-Schalter S101 darf immer nur **ein** Schalter eingeschaltet werden!

Durch Addition der folgenden Adressen lassen sich in der Software die entsprechenden Komponenten selektieren.

eingestellte Adresse + 00H (+01H) ⇒ selektiert AA01 highbyte (lowbyte)
eingestellte Adresse + 02H (+03H) ⇒ selektiert AA02 highbyte (lowbyte)
eingestellte Adresse + 04H (+05H) ⇒ selektiert AA03 highbyte (lowbyte), etc.

eingestellte Adresse + 10H ⇒ Start Wandlung
eingestellte Adresse + 14H ⇒ selektiert 14 Bit-Wandler
eingestellte Adresse + 18H (+19H) ⇒ AD-Wandler highbyte (lowbyte)
eingestellte Adresse + 1CH ⇒ selektiert Multiplexer

Jumper J201, J202, J205, J206, J209, J210, J213, J214

(Pin 1-2) ⇒ unipolare Ausgangsspannung
(Pin 2-3) ⇒ bipolare Ausgangsspannung

Jumper J203, J204, J207, J208, J211, J212, J215, J216

(Pin 1-2) ⇒ AA01...AA08 auf X201, Klemme 09...16
(Pin 2-3) ⇒ ohne Funktion

Jumper J301...J316

(Pin 1-2) ⇒ Stromeingang 0...20 mA
(Pin 2-3) ⇒ Spannungseingang 0...10 V

Technische Daten:

Versorgungsspannung

alle Spannungen intern über BUS-Stecker

Eingänge

Eingangsbereiche je Kanal über Jumper
0...10 V oder -5...+5 V oder 0...20 mA
Eingangsbelastung 10 kOhm je Kanal
8 Kanäle galvanisch verbunden, 12 Bit

Ausgänge

Ausgangsbereiche 0...10 V
Ausgangsbelastung 5 kOhm / 2,5 mA
wahlweise 2, 4, 6 oder 8 Kanäle galvanisch verbunden, 12 Bit

Stromaufnahme

ca. 55 mA (+5 V)
ca. 70 mA (+12 V)
ca. 20 mA (-12 V)

Lagertemperatur

-10...+70 °C

Betriebstemperatur

0...+45 °C

Luftfeuchtigkeit

max. 85 % ohne Kondensatbildung

Schutzart

IP 00

Montage

Baugruppenträger PLM 500

Aufbau

Baugruppe mit Teilfrontplatte ALU eloxiert

Abmessungen

B x H x T: 20,2 (4 TE) x 198 x 109 mm

Gewicht

ca. 200 g

Bestellbezeichnung:

Artikel-Nr.:

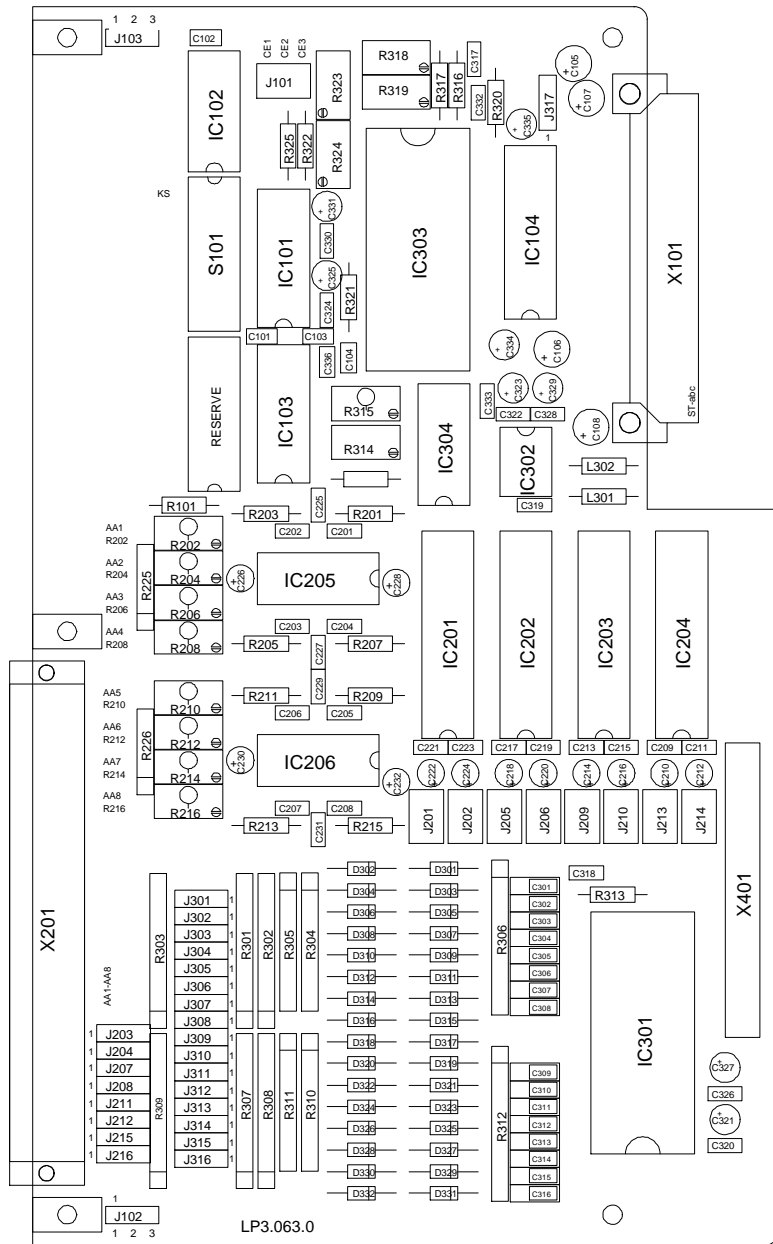
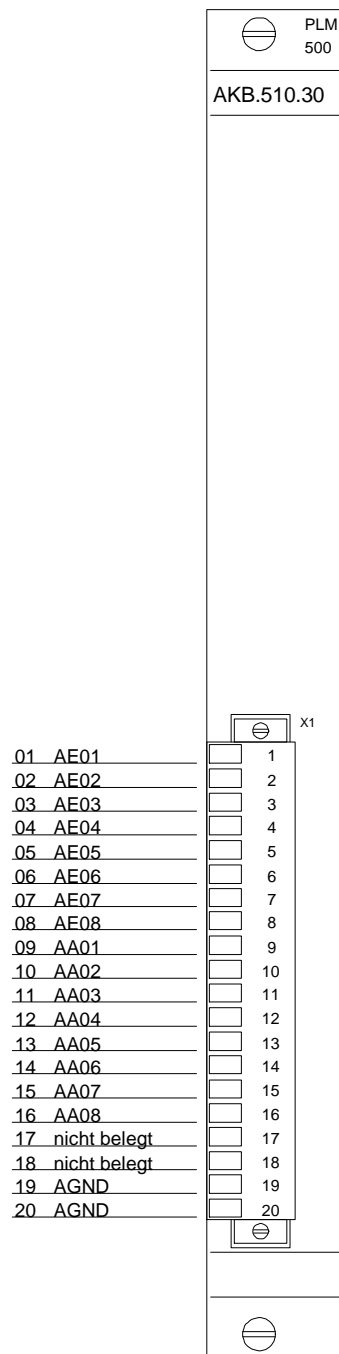
Analoge Kombinationsbaugruppe 8 Eingänge / 2 Ausgänge / 12 Bit
Analoge Kombinationsbaugruppe 8 Eingänge / 4 Ausgänge / 12 Bit
Analoge Kombinationsbaugruppe 8 Eingänge / 6 Ausgänge / 12 Bit
Analoge Kombinationsbaugruppe 8 Eingänge / 8 Ausgänge / 12 Bit

AKB.510.00
AKB.510.10
AKB.510.20
AKB.510.30

Anschlußplan:

Bestückungsplan:

AKB.510.XX



- Jumper J102 (Pin 1-2) ⇒ Frontplatte auf Masse
 (Pin 2-3) ⇒ ohne Funktion
- Jumper J103 (Pin 1-2) ⇒ Frontplatte auf Masse
 (Pin 2-3) ⇒ ohne Funktion